



YAKIN DOĞU ÜNİVERSİTESİ DIŞA AÇIK DERSLER KOORDİNATÖRLÜĞÜ

Okul/Fakülte: MÜHENDİSLİK FAKÜLTESİ

Bölüm/Program: BİYOMEDİKAL MÜHENDİSLİĞİ - TÜRKÇE

Ders Dili:	Türkçe	Ders Kodu:	ELE208
Ders Türkçe İsmi:	TEMEL ELEKTRONİK		
Ders İngilizce İsmi:	BASIC ELECTRONIC		
Dersi Verecek:	Uzm. Umar ÖZGÜNALP		
Dersin Türü:	ZORUNLU	Dersin Seviyesi:	LİSANS
Yıl	2	Semester	4
		Dönem:	4
Ders Kredisi:	4	AKTS Kredisi:	6
Teori(saat/hafta):	4,00	Uygulama(saat/hafta):	0,00
		Laboratuvar(saat/hafta):	2,00

Dersin İçeriği:	Temel elektronik devre elemanları, devreleri ve sistemlerinin tanıtımı ve elektronik devre dizaynı.
Öğrenme Kazanımları:	İlgili kavramları/kuramları anlayabilecek İlgili kavram/kuramların, gerçek hayattaki muhtemel uygulamalarını tartışabilecek ve öneriler sunabilecek İlgili kavram/kuramları gerçek hayata/verilen diğer durumlara/vakalara uygulayabilecek İlgili kavram/kuramların gerçek hayatta var olan uygulamalarını eleştirel olarak analiz edebilecek Sunum(lara)a hazırlık Verilen çalışmayı bağımsızca yürütebilecek Verilen bir çalışma üzerinde grup halinde çalışabilecek Hedeflenen becerileri geliştirebilecek .
Dersin Amaçları:	Belirlenen kavram(ları) açıklamak/anlatmak İlgili kavram(lar)la alakalı farkındalık yaratmak ve bunu geliştirmek. Belirlenen kavram(lar)ın geçerliliğini tartışmak. Seçilen/belirlenen becerileri geliştirmek Seçilen konuların derinlemesine/detaylı bir şekilde incelemek Belirlenen kavram/kuram/konularla ilgili öğrencilerin var olan bilgilerini geliştirmek Belirlenen kavram/kuram/konularla ilgili öğrencilerle var olan bilgilerini yenilemek Eleştirel düşünceyi geliştirmek .
Öğrenci İş Yüğü:	Derse hazırlık Ders saatleri Ara sınav Ara sınava hazırlık Final sınavı Final sınavına hazırlık Ödev(ler) Diğer Laboratories
AKTS Formülü:	

	Derse hazırlık (14*3 saat)+ Ders saatleri(14*4 saat)+ Ara Sınav (2 saat)+ Ara sınava hazırlık (15 saat)+ Final sınavı (2 saat)+ Final sınavına hazırlık (21 saat)+ Laboratuvarlara hazırlık (5*1 saat)+ Laboratuvarlar (5*2 saat)+ Ödeller (6*4 saat) =177(177/30=5.9)
Kaynaklar:	Robert Boylestad Louis Nashelsky, "ELECTRONIC DEVICES AND CIRCUIT THEORY", 7th edition
Değerlendirme:	Sınavlar ve laboratuvar deneyleri
İşe Yerleştirme(Staj):	.
Ön Koşul Ders Kodları:	ELE207
1. Hafta (19 – 23 Eylül)	Yarı-iletkenler
2. Hafta (26 – 30 Eylül)	P-N keşişim diyotları
3. Hafta (3 – 7 Ekim)	Denklik modelleri
4. Hafta (10 – 14 Ekim)	Diyot devreleri
5. Hafta (17 – 21 Ekim)	Şalter devreleri
6. Hafta (24 – 28 Ekim)	Doğrultucu
7. Hafta (31 - 4 Kasım)	Düz akım (DC) güç kaynakları
8. Hafta (7 - 11 Kasım)	VİZE SINAVI
9. Hafta (14 – 18 Kasım)	Zener diyotları
10. Hafta (21 – 25 Kasım)	Çift kutuplu (bipolar) keşişim transistörleri
11. Hafta (28 - 2 Aralık)	Geniş-dalga modeli
12. Hafta (5 – 9 Aralık)	DC transistör devre analizi ve bias yapmak
13. Hafta (12 -16 Aralık)	Ortak-emitör, ortak-kollektör, ve ortak-baz konfigürasyonları
14. Hafta (19 - 23 Aralık)	JFET operasyonu ve bias yapılması
15. Hafta (24 – 30 Aralık)	FİNAL SINAVLARI HAFTASI
16. Hafta	
17. Hafta	
18. Hafta	
19. Hafta	
20. Hafta	
21. Hafta	
22. Hafta	
23. Hafta	
24. Hafta	
25. Hafta	
26. Hafta	
27. Hafta	
28. Hafta	